



BC

## DEMANDE INTERNATIONALE PUBLIEE EN VERTU DU TRAITE DE COOPERATION EN MATIERE DE BREVETS (PCT)

(51) Classification internationale des brevets <sup>6</sup> : <b>G06F 13/366</b>		A1	(11) Numéro de publication internationale: <b>WO 97/42578</b> (43) Date de publication internationale: 13 novembre 1997 (13.11.97)
(21) Numéro de la demande internationale: PCT/FR97/00802 (22) Date de dépôt international: 6 mai 1997 (06.05.97)			(81) Etats désignés: AU, CA, CN, JP, KR, RU, US, brevet européen (AT, BE, CH, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).
(30) Données relatives à la priorité: 96/05937 6 mai 1996 (06.05.96)		FR	Publiée Avec rapport de recherche internationale. Avant l'expiration du délai prévu pour la modification des revendications, sera republiée si de telles modifications sont reçues.
(71) Déposant (pour tous les Etats désignés sauf US): INSIDE TECHNOLOGIES [FR/FR]; Pépinière Axone, F-69930 Saint Clément les Places (FR).			
(72) Inventeurs; et (75) Inventeurs/Déposants (US seulement): KOWALSKI, Jacek [FR/FR]; 50, Les Jardins des Seignières, Avenue Marius Joly, F-13530 Treis (FR). CHARRAT, Bruno [FR/FR]; Les Héliades, Bâtiment C, 535, avenue de la Bagatelle, F-13090 Aix en Provence (FR). BOUYOUX, Eric [FR/FR]; 10, lotissement Les Lauriers, Avenue Beausoleil, F-13320 Bouc Bel Air (FR). MARTIN, Michel [FR/FR]; Chemin des Dunes, Quartier des Mauvares, F-13840 Rognes (FR).			
(74) Mandataire: MARCHAND, André; Cabinet Ballot-Schmit, 9, boulevard de Strasbourg, F-83000 Toulon (FR).			
(54) Title: METHOD FOR SELECTING AN ELECTRONIC MODULE FROM A PLURALITY OF MODULES PRESENT IN THE QUERY FIELD OF A TERMINAL			
(54) Titre: PROCEDE POUR SELECTIONNER UN MODULE ELECTRONIQUE PARMI UNE PLURALITE DE MODULES PRESENTS DANS LE CHAMP D'INTERROGATION D'UN TERMINAL			
<pre>     graph LR       T[ACTIVALL] --&gt; M1       T --&gt; M2       T --&gt; M3       M1 --&gt; ID1       M2 --&gt; ID2       M3 --&gt; ID3       ID1 --&gt; RSP1       ID2 --&gt; RSP2       ID3 --&gt; RSP3       RSP1 --&gt; T       RSP2 --&gt; T       RSP3 --&gt; T       T --&gt; API       API --&gt; M1       API --&gt; M2       API --&gt; M3       M1 --&gt; ID1       M2 --&gt; ID2       M3 --&gt; ID3       ID1 --&gt; RSP1       ID2 --&gt; RSP2       ID3 --&gt; RSP3       RSP1 --&gt; T       RSP2 --&gt; T       RSP3 --&gt; T       T --&gt; SELECTID   </pre>			
(57) Abstract			
<p>The invention concerns a method for selecting an electronic module from a plurality of at least two modules (M1, M2, M3) capable of emitting messages simultaneously, comprising steps consisting in sending a general query message (ACTIVALL) to the modules, and selecting (API, SELECT-ID) the module having responded first, the modules being designed, on receiving a query message (ACTIVALL, ACTIV), to determine a random time interval (P) and send a responding message (ID, R) when the said time interval (P) has elapsed. A module is set in idle position (IDL) when it receives a message (MESS) before the time interval (P) preceding the sending of a response (ID, R) has elapsed. The idle position (IDL) is at least characterised by the fact that one module does not respond, subsequently, to a complementary query message (ACTIV). This invention is particularly useful for contactless smart card readers and for terminals for electronic labels.</p>			

**(S7) Abrégé**

Procédé pour sélectionner un module électronique parmi une pluralité d'au moins deux modules (M1, M2, M3) susceptibles d'émettre dès messages simultanément, comprenant les étapes consistant à envoyer un message d'interrogation générale (ACTIVALL) aux modules, et sélectionner (AFI, SELECT-ID) le module ayant répondu le premier, les modules étant agencés pour, sur réception d'un message d'interrogation (ACTIVALL, ACTIV), déterminer un intervalle de temps aléatoire (P) et envoyer un message de réponse (ID, R) quand ledit intervalle de temps (P) est écoulé. Un module se place dans un état de veille (IDL) quand il reçoit un message (MESS) avant que l'intervalle de temps (P) précédent l'envoi d'une réponse (ID, R) ne soit écoulé. L'état de veille (IDL) est au moins caractérisé par le fait qu'un module ne répond pas, par la suite, à un message d'interrogation complémentaire (ACTIV). Application notamment aux lecteurs de cartes à puce sans contact et aux terminaux pour étiquettes électroniques.

**UNIQUEMENT A TITRE D'INFORMATION**

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publant des demandes internationales en vertu du PCT.

AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
AZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	TJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave de Macédoine	TM	Turkménistan
BF	Burkina Faso	GR	Grèce	ML	Mali	TR	Turquie
BG	Bulgarie	IU	Hongrie	MN	Mongolie	TT	Trinité-et-Tobago
BJ	Bénin	IE	Irlande	MR	Mauritanie	UA	Ukraine
BR	Brésil	IL	Israël	MW	Malawi	UG	Ouganda
BY	Bélarus	IS	Islande	MX	Mexique	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	NE	Niger	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NL	Pays-Bas	VN	Viet Nam
CG	Congo	KE	Kenya	NO	Norvège	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NZ	Nouvelle-Zélande	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire démocratique de Corée	PL	Pologne		
CM	Cameroun	KR	République de Corée	PT	Portugal		
CN	Chine	KZ	Kazakhstan	RO	Roumanie		
CU	Cuba	LC	Sainte-Lucie	RU	Fédération de Russie		
CZ	République tchèque	LI	Liechtenstein	SD	Soudan		
DE	Allemagne	LK	Sri Lanka	SE	Suède		
DK	Danemark	LR	Liberia	SG	Singapour		

PROCEDE POUR SELECTIONNER UN MODULE ELECTRONIQUE PARMI  
UNE PLURALITE DE MODULES PRESENTS DANS LE CHAMP  
D'INTERROGATION D'UN TERMINAL

La présente invention concerne un procédé pour sélectionner un module électronique parmi une pluralité de modules présents dans le champ d'interrogation d'un terminal, afin d'établir une communication entre le 5 terminal et le module sélectionné.

Dans certaines réalisations, il arrive que plusieurs modules électroniques essaient d'établir au même moment une communication avec un terminal. C'est le cas notamment avec les étiquettes électroniques et les 10 cartes à puce sans contact lorsque plusieurs de ces éléments se trouvent au même instant dans le champ d'interrogation d'un terminal.

Une telle situation est représentée en figure 1, où l'on voit un terminal T en présence de plusieurs modules 15 électroniques M<sub>1</sub>, M<sub>2</sub>, M<sub>3</sub>. Le terminal T est équipé d'une interface de communication IT lui permettant d'envoyer des messages aux modules et de recevoir des messages émis par ces derniers. Les modules M sont équipés d'interfaces de communication IM leur permettant d'envoyer des 20 messages au terminal et de recevoir des messages du terminal.

Le terminal doit établir une communication avec l'un des modules, sans préférence, afin de réaliser des opérations prévues par l'application, par exemple une 25 transaction monétaire, une opération d'identification en vue de délivrer une autorisation de passage, une opération de péage ou tout simplement une identification des modules présents. Par ailleurs, cette communication, une fois établie, ne doit pas être perturbée par des 30 messages venant d'autres modules. Dans le cas contraire, il se produirait une collision de messages qui se

traduirait au niveau du terminal par la réception de signaux perturbés électriquement et de messages entachés d'erreur.

En règle générale, le terminal ne connaît pas l'identité des modules qui sont présents dans son champ d'interrogation. Cela signifie qu'il n'est pas envisageable, en règle générale, que le terminal envoie à un module un message particulier qui permettrait de rendre actif ce module tout en maintenant les autres silencieux. Egalement, il n'est pas envisageable que l'initiative de la communication soit laissée aux modules, car ces derniers émettraient de façon désordonnée des demandes de communication qui entreraient en collision les unes avec les autres ou perturberaient une communication déjà établie avec un autre module. Ainsi, la solution généralement adoptée est que le terminal envoie aux modules un message d'interrogation générale, puis fasse le tri parmi les diverses réponses reçues jusqu'à ce qu'un module et un seul soit sélectionné.

On connaît dans l'art antérieur une méthode de sélection basée sur un surcodage des messages permettant de détecter des collisions bit par bit. Par exemple, comme illustré par les figures 2A et 2B, le "1" logique du codage de base est codé "10" et le "0" logique est codé "01". Ainsi, quand un bit à "1" (codé "10") d'un message émis par un module entre en collision avec un bit à "0" (codé "01") d'un message émis par un autre module, le terminal reçoit un code "00" ou code C de collision, le "0" du codage de base l'emportant sur le "1" (le "0" correspondant par exemple à la masse du circuit).

Pour comprendre la méthode de sélection de l'art antérieur, considérons maintenant à titre d'exemple le cas simple où, en réponse à un message d'interrogation générale, les trois modules de la figure 1 envoient

simultanément au terminal les codes d'identification suivants :

Module 1/code 1 : 0 1 0 0  
5 Module 2/code 2 1 1 0 0  
Module 3/code 3 1 0 1 1

10 Comme chaque bit d'un code est en collision avec au moins un bit de même rang d'un autre code, le résultat à la réception est le suivant :

C C C C

15 Le terminal demande alors que les modules ayant envoyé un code d'identification dont le premier bit est à 1 envoient à nouveau ce code (le terminal pourrait aussi, de façon aléatoire, demander que seuls les codes dont le premier bit est à 0 soient renvoyés). Les codes suivants vont être envoyés par les modules concernés :

20 Code 2 : 1 1 0 0  
Code 3 : 1 0 1 1

25 Le résultat de cette interrogation sélective à la réception est le suivant :

1 C C C ,

30 Comme il n'y a plus de collision sur le premier bit, le terminal va traiter la collision sur le deuxième bit, par exemple en demandant que seuls les messages ayant le deuxième bit à 0 soient renvoyés. Au terme de cette deuxième interrogation sélective, le terminal reçoit le code 3 sans collision et le renvoie vers l'ensemble des

modules. Le module M3 l'ayant émis se reconnaît et se trouve sélectionné.

Cette méthode de sélection classique peut être appliquée à un grand nombre de modules mais présente divers inconvénients :

- le processus de sélection est assez lent et nécessite de nombreuses interrogations, chaque nouvelle interrogation permettant statistiquement de ne sélectionner que la moitié des modules sélectionnés à l'interrogation précédente,
- la probabilité d'une collision à la première interrogation ne dépend pas uniquement du nombre de modules effectivement présents dans le champ d'interrogation, mais également du nombre de bits que comprennent les codes d'identification des modules,
- cette méthode n'est pas simple à mettre en oeuvre puisqu'elle nécessite la détection des collisions bit par bit et par conséquent l'utilisation d'un codage particulier des 1 et des 0, comme décrit plus haut,
- cette méthode de sélection par détection des collisions bit par bit nécessite une parfaite synchronisation des différents modules, de manière que les bits des codes d'identification émis par les divers modules soient parfaitement superposés.

Ainsi, un objectif de la présente invention est de prévoir un procédé de sélection qui soit rapide.

Un autre objectif de la présente invention est de prévoir un procédé de sélection qui soit simple à mettre en oeuvre.

Encore un autre objectif de la présente invention est de prévoir un procédé de sélection qui puisse s'appliquer à des modules passablement synchronisés.

Ces objectifs sont atteints grâce à un procédé pour sélectionner un module électronique parmi une pluralité d'au moins deux modules susceptibles d'émettre des

messages simultanément, comprenant les étapes consistant à envoyer un message d'interrogation générale aux modules, les modules étant agencés pour, sur réception d'un message d'interrogation, déterminer un intervalle de temps aléatoire puis envoyer un message de réponse quand l'intervalle de temps est écoulé ; sélectionner le module ayant répondu le premier ; placer dans un état de veille les modules n'ayant pas répondu les premiers.

Quand plusieurs modules ont répondu simultanément à un message d'interrogation, il est prévu les étapes consistant à envoyer un message d'interrogation complémentaire aux modules ayant répondu les premiers, sélectionner le module ayant répondu le premier au message d'interrogation complémentaire, et placer dans l'état de veille les modules n'ayant pas répondu les premiers.

Selon un mode de réalisation, un module se place automatiquement dans un état de veille quand il reçoit un message avant que l'intervalle de temps précédent l'envoi d'une réponse ne soit écoulé.

Selon un mode de réalisation, un module se place également dans un état de veille quand il reçoit un message non identifiable ou non prévu après avoir répondu à un message d'interrogation.

De préférence, l'état de veille est caractérisé au moins par le fait qu'un module ne répond pas à un message d'interrogation complémentaire.

Selon un mode de réalisation, les modules sont agencés pour envoyer, en réponse à un message d'interrogation, un message d'identification comportant des données d'identification.

Selon un mode de réalisation, les modules sont agencés pour envoyer, en réponse à un message d'interrogation, un message de réponse comprenant un faible nombre de bits, une demande d'identification est

envoyée aux modules immédiatement après la réception d'au moins un message de réponse, les modules sont agencés pour envoyer, en réponse à la demande d'identification, un message d'identification comportant des données 5 d'identification.

De préférence, il est prévu une étape d'envoi au module sélectionné d'un message de confirmation de sélection comportant des données d'identification du module

10 De préférence, les modules sont agencés pour émettre le message de réponse sur une échelle temporelle de réponse comprenant une pluralité de positions de réponse.

La présente invention s'applique notamment à un 15 procédé pour établir une communication entre un terminal et un module électronique, dans lequel, avant de communiquer avec le module, le terminal sélectionne le module au moyen du procédé selon l'invention.

La présente invention concerne également un module 20 électronique, agencé pour, sur réception d'un message d'interrogation, déterminer un intervalle de temps aléatoire puis envoyer un message de réponse quand l'intervalle de temps est écoulé, et se placer dans un état de veille quand un message est reçu avant que 25 l'intervalle de temps ne soit écoulé.

La présente invention concerne également un terminal électronique, agencé pour envoyer un message 30 d'interrogation générale et attendre un message de réponse, détecter une éventuelle collision sur un message reçu, et, si une collision est détectée, envoyer un message d'interrogation complémentaire et attendre un nouveau message de réponse ; si une collision n'est pas détectée, envoyer un message de confirmation de sélection comportant des données d'identification comprises dans un 35 message d'identification reçu.

Ces caractéristiques, avantages, ainsi que d'autres de la présente invention seront exposés plus en détails dans la description suivante du procédé selon l'invention et d'un exemple de mise en oeuvre du procédé, faite à titre non limitatif en relation avec les figures jointes parmi lesquelles :

- la figure 1 précédemment décrite représente un terminal et plusieurs modules,
- les figures 2A à 2C précédemment décrites représentent un codage permettant de détecter bit par bit des collisions de messages,
- les figures 3 et 4 sont des chronogrammes représentant des signaux échangés entre un terminal et des modules conformément au procédé de l'invention,
- la figure 5 est un chronogramme représentant des signaux échangés entre un terminal et des modules conformément à une variante du procédé de l'invention,
- la figure 6 est un diagramme d'états logiques représentant le fonctionnement d'un module selon l'invention, et
- les figures 7 et 8 sont des organigrammes représentant de façon plus détaillée des états du diagramme de la figure 6.

#### Principe général de l'invention

La figure 3 représente les divers messages échangés entre le terminal T et les trois modules M<sub>1</sub>, M<sub>2</sub>, M<sub>3</sub> de la figure 1, tel que le prévoit la présente invention. Ces messages ont pour but la sélection par le terminal d'un module au hasard parmi l'ensemble des modules présents.

Dans un souci de simplicité, on se limitera dans la présente description à des exemples mettant en jeu trois modules seulement, comme on l'a déjà fait au préambule.

Le terminal envoie tout d'abord un signal d'activation ACTIVALL, ou signal d'interrogation générale des modules. Selon l'invention, la réception du message

ACTIVALL déclenche dans chaque module une étape de calcul ou de production d'une valeur aléatoire P, de préférence une valeur équiprobable, que l'on appellera par la suite position de réponse. La position de réponse P représente 5 l'instant où chaque module envoie, sur une échelle temporelle de réponse RSP commune à tous les modules, une réponse au message d'interrogation générale. Sur l'échelle RSP représentée en figure 3 figurent les diverses positions de réponse P<sub>0</sub>, P<sub>1</sub>, P<sub>2</sub>, P<sub>3</sub>... 10 susceptibles d'être calculées aléatoirement par les modules M<sub>1</sub> à M<sub>3</sub>. L'échelle RSP court à compter de la fin du message ACTIVALL mais la première position P<sub>0</sub> présente, pour des raisons pratiques (temps d'élaboration par les modules de leurs positions de réponse 15 respectives), un décalage temporel t par rapport à la fin du message ACTIVALL.

Selon l'invention, le module ayant émis le premier une réponse au message ACTIVALL est réputé sélectionné. Dans l'exemple représenté, le module M<sub>3</sub> est le premier à 20 répondre et la réponse consiste ici dans l'envoi d'un message d'identification ID<sub>3</sub> contenant des données d'identification propres au module, par exemple son numéro de série NS. Sur réception du message ID<sub>3</sub>, le terminal envoi un message de confirmation de sélection 25 SELECT-ID<sub>3</sub>. Le message SELECT-ID<sub>3</sub> comprend les données d'identification NS comprises dans le message reçu ID<sub>3</sub> de sorte que le module M<sub>3</sub> peut savoir qu'il est sélectionné. La sélection étant faite, tout type de communication classique peut ensuite se dérouler entre le module M<sub>3</sub> et 30 le terminal.

Par ailleurs, on voit sur la figure 3 que les modules M<sub>1</sub> et M<sub>2</sub> ont élaboré aléatoirement des positions de réponse plus éloignées dans le temps, respectivement P<sub>2</sub> et P<sub>3</sub>. Il est souhaitable que les modules M<sub>1</sub> et M<sub>2</sub> 35 n'émettent pas leurs réponses ID<sub>1</sub> et ID<sub>2</sub> lorsque les

positions P2, respectivement P3 sont atteintes, afin de ne pas perturber la communication entre le terminal et le module M3. Ainsi, et sous réserve de variantes de réalisation qui seront évoquées plus loin, un module se place dans un état de veille ou état de désélection lorsqu'il reçoit un message quelconque pendant la période d'attente qui précède l'envoi de sa réponse ID. Dans l'exemple représenté, les modules M1 et M2 reçoivent le message SELECT-ID3 pendant la période d'attente et se désélectionnent d'eux-mêmes. D'autres manières de désélectionner les modules peuvent être prévues, par exemple l'envoi par le terminal, à la place du message SELECT-ID3, d'un message explicite de désélection de tous les modules sauf le module M3, du type DESELECT-EXCEPT-ID3.

Bien entendu, il est possible, statistiquement, que deux modules aient élaborés la même position de réponse et que cette position de réponse commune soit la première de toutes les positions de réponse élaborées par les autres modules. Un tel cas est illustré par la figure 4, où les modules M1 et M3 après avoir reçu le message ACTIVALL (non représenté), émettent simultanément leurs messages de réponse/identification ID1 et ID3 sur la position P3, la position de réponse élaborée par le module M2 étant P5. Le terminal reçoit un message perturbé par une collision et émet un message d'interrogation complémentaire ACTIV. À la différence du message ACTIVALL, le message ACTIV ne s'adresse qu'aux modules ayant déjà envoyé leur réponse à l'interrogation générale et provoque la désélection (état de veille) des modules encore en attente d'envoi de la réponse R. Ainsi, sur la figure 4, le message ACTIV a pour effet de désélectionner le module M2, qui n'a pas encore répondu. Par contre, les modules M1 et M3 élaborent de nouvelles positions de réponse aléatoires (respectivement P2' et

P4' dans l'exemple représenté) sur une nouvelle échelle de réponse RSP' qui court à compter de la réception du message d'interrogation complémentaire ACTIV. Au terme de ce nouveau cycle de sélection, la probabilité est encore plus élevée qu'un seul module soit sélectionné. Sur l'exemple de la figure 4, le module M3 répond le premier en position P2' et reçoit la confirmation de sélection SELECT-ID3.

En définitive, l'état de veille (ou état de désélection) doit au moins se traduire par le fait qu'un module ne répond pas à un message d'interrogation complémentaire ACTIV. L'état de veille permet d'éliminer les modules n'ayant pas répondu les premiers à l'interrogation générale ACTIVALL ou complémentaire ACTIV précédente.

Avec le procédé de l'invention, la probabilité de non collision  $P_{nc}$  dès la première interrogation (ou probabilité de sélection d'un seul module à la première interrogation) est donnée par la relation suivante :

20

$$(1) \quad P_{nc} = \frac{\sum_{i=1}^{N_p-1} i^{m-1}}{N_p^m}$$

$m$  étant le nombre de modules et  $N_p$  le nombre de positions que comprend l'échelle de réponse RSP.

25 Si l'on cherche une grande rapidité de sélection, il est préférable que l'échelle de réponse ne soit pas trop étendue, les positions de réponse du fait de leur caractère aléatoire pouvant être assez éloignées sur l'échelle de réponse et un temps non négligeable pouvant 30 être perdu pendant l'attente de la première réponse. Ainsi, il peut être avantageux de prévoir une échelle de réponse comportant un faible nombre  $N_p$  de positions de réponse. Le choix du nombre de positions de réponse doit

toutefois faire l'objet d'un compromis, en application de la relation (1) qui montre que la probabilité  $P_{nc}$  de non collision à la première interrogation est plus élevée, pour un nombre  $m$  de modules donné, quand  $N_p$  est grand.  
5 Par exemple, une échelle de réponse à 16 positions ( $N_p = 16$ ) permet de sélectionner dès la première interrogation un module parmi six modules ( $m = 6$ ) avec une probabilité très élevée de l'ordre de 0,822.

Un autre avantage du procédé de sélection  
10 l'invention est d'être particulièrement rapide lorsque le nombre de modules présents dans le champ d'interrogation du terminal est élevé. Statistiquement, les réponses des modules se répartissent en effet de façon équiprobable sur chacune des positions de réponse. Il en découle que  
15 le nombre de modules répondant sur la première position de réponse est, statistiquement, égal à  $m/N_p$ . Ainsi, une seule interrogation permet de diviser par  $N_p$  le nombre de modules restant en concurrence pour la sélection.

Par ailleurs, l'étendue de l'échelle de réponse et  
20 la rapidité du processus de sélection dépendent également de l'intervalle de temps séparant deux positions de réponse successives  $P_i, P_{i+1}$ . Dans l'exemple qui vient d'être décrit, si l'on veut éviter des collisions partielles entre messages ID, l'intervalle de temps entre  
25 deux positions successives n'est pas négligeable et doit au moins permettre à un module d'émettre un message complet de réponse/identification ID. Ainsi, une autre idée de la présente invention est de séparer la fonction "réponse" de la fonction "identification" de manière à  
30 comprimer l'échelle de réponse. Cette variante du procédé de l'invention va maintenant être décrite.

**Variante du principe général : compression temporelle de l'échelle de réponse**

La figure 5 illustre une telle variante. En réponse  
35 à un message d'interrogation générale ACTIVALL, les

modules M<sub>1</sub> à M<sub>3</sub> émettent, sur la position de réponse qu'ils ont élaboré, un message de réponse R ne comportant pas de données d'identification. Le message R peut être très court et ne comporter qu'un faible nombre de bits,  
5 par exemple de un à trois bits selon la technique de transmission utilisée. L'échelle de réponse est ainsi comprimée au maximum comme on le voit sur la figure 5, l'intervalle de temps séparant deux positions successives P<sub>i</sub>, P<sub>i+1</sub> étant égal au temps d'émission de la réponse R.  
10 Le ou les bits de réponse R peuvent être les mêmes pour tous les modules. Le terminal ne cherche pas à détecter les collisions sur les réponses R (il n'y en aura pas de toute manière si le code de réponse R est identique pour tous les modules) et émet un message de demande  
15 d'identification AFI dès que la première réponse R est reçue. Sur réception du message AFI, les modules ayant déjà répondu émettent immédiatement leurs messages d'identification ID. Si deux modules ont répondu simultanément au message ACTIVALL, la collision est  
20 détectée par le terminal au moment de la réception des messages d'identification ID. La figure 5 illustre ce dernier cas. Les modules M<sub>1</sub> et M<sub>3</sub> qui ont la même position de réponse P<sub>2</sub> répondent simultanément au message AFI en envoyant les messages d'identification ID1 et ID3.  
25 Le terminal reçoit un message perturbé par la collision de ID1 et ID3 et envoie un message d'interrogation complémentaire ACTIV. Les modules M<sub>1</sub> et M<sub>3</sub> élaborent de nouvelles positions de réponse sur une nouvelle échelle de réponse RSP' qui court à compter de la fin du message  
30 ACTIV.

35 Comme précédemment, un module se place dans l'état de veille quand il reçoit un message ou un commencement de message avant d'avoir émis sa réponse (cas du module M<sub>2</sub>, figure 5, première interrogation, qui reçoit les premiers bits du message AFI avant d'émettre sa réponse).

De plus, ici, il peut arriver qu'un module envoie une réponse R au moment où le message AFI est émis par le terminal. Par exemple, sur la figure 5, deuxième interrogation, le module M3 répond sur la position P5 à l'instant où le terminal émet le message AFI, le module M1 ayant répondu en position P4. Le module M3 doit toutefois être désélectionné (état de veille). Diverses méthodes s'offrent à l'homme de l'art pour désélectionner un module dans une telle situation, notamment :

10 Méthode i) la longueur de l'intervalle de temps séparant deux positions de réponse successives est choisie d'un bit au moins supérieure à la durée du message de réponse R (étant entendu que le message AFI est toujours envoyé immédiatement après réception de la première réponse R). Cette méthode permet de créer un espace d'écoute entre deux réponses R. Cet espace d'écoute permet de mettre en veille un module qui se prépare à émettre sa réponse sur une position de réponse correspondant sensiblement à l'envoi du message AFI. Par 15 exemple, si l'on applique cette méthode au cas du module M3, deuxième interrogation, figure 5, le module M3 n'enverra pas sa réponse R en position P6 car il préparera à émettre sa réponse sur la position P5. Par 20 Par exemple, si l'on applique cette méthode au cas du module M3, deuxième interrogation, figure 5, le module M3 n'enverra pas sa réponse R en position P6 car il détectera le premier bit du message AFI.

Cette méthode peut par exemple être utilisée quand 25 on veut éviter, pour des raisons techniques, que des messages d'interrogation AFI et de réponse R soient émis simultanément (par exemple dans le cas d'une liaison filaire simple entre le terminal et les modules, ne permettant pas le full-duplex).

30 Méthode ii) un module est placé dans l'état de veille quand il reçoit un message non compréhensible après avoir émis sa réponse.

Cette méthode peut être utilisée lorsqu'un module 35 n'est pas capable, pour des raisons techniques, de recevoir les premiers bits du message AFI pendant qu'il

émet sa réponse R, le message AFI étant alors reçu de façon incomplète et incompréhensible. Par exemple sur la figure 5, deuxième interrogation, le module M3 ne perçoit que les derniers bits du message AFI et ne comprend pas 5 le message reçu. Il se place dans l'état de veille.

Méthode iii) un module est placé dans l'état de veille quand il reçoit un message non prévu après avoir émis sa réponse ou pendant qu'il émet sa réponse.

Cette méthode correspond au cas le plus général où 10 un module est capable de recevoir et d'identifier un message, notamment le message AFI, pendant qu'il émet sa réponse. Par exemple sur la figure 5, deuxième interrogation, le module M3 reçoit les premiers bits du message AFI pendant qu'il émet sa réponse R, mais 15 constate que le message AFI ne devrait pas être reçu à cet instant. Il se place dans l'état de veille.

Bien entendu, ces diverses méthodes permettant de placer un module dans l'état de veille, ainsi que d'autres, peuvent être combinées.

20 **Exemple de mise en oeuvre du procédé de l'invention**  
La figure 6 est un diagramme d'états logiques représentant à titre d'exemple et de façon simplifiée le fonctionnement d'un module selon l'invention, conformément à la variante du procédé de l'invention 25 illustrée par la figure 5.

On distingue sept états logiques :

Etat OFF (désactivé) : le module est désactivé et ne peut répondre à aucun message. En pratique, cet état peut correspondre à un état non alimenté (power off). Par 30 exemple, lorsque le module est un microcircuit d'une carte à puce sans contact alimentée par un champ magnétique alternatif émis par le terminal, le module est dans l'état OFF lorsqu'il est en dehors du champ d'alimentation émis par le terminal (généralement de 35 l'ordre de la dizaine de centimètres).

5           **Etat IDL** (veille) : le module est alimenté mais se trouve dans un état de veille (ou état de désélection) et ne peut sortir de cet état que par la réception d'un message d'activation/interrogation générale ACTIVALL. Le mode veille est par exemple celui dans lequel se trouve un microcircuit de carte à puce sans contact en présence d'un champ d'alimentation inductif émis par un terminal, le microcircuit étant alimenté mais pas encore actif.

10          **Etat ACT** (actif) : le module bascule dans cet état lorsqu'il reçoit un message ACTIVALL. Le module réalise alors les étapes suivantes, représentées en figure 7 :

15          - étape 10 : le module calcule ou élabore une position de réponse P et attend le moment où la réponse R doit être émise. Pendant cette attente, le module reste à l'écoute des messages pouvant être envoyés par le terminal. Si le module reçoit un message quelconque MESS alors que la réponse R n'est pas encore envoyée, le module se désélectionne et revient à l'état IDL. Comme représenté en figure 7, on peut toutefois prévoir que le module, 20 avant de se désélectionner, vérifie au cours d'une étape de test 11 que le message MESS reçu n'est pas un message de sélection directe DIRSELECT-ID comportant des données d'identification NS qui sont les siennes. Le cas échéant, le module bascule directement dans un état SEL 25 (sélectionné) qui sera décrit plus loin.

étape 12 : la position de réponse P est atteinte et le module envoie la réponse R.

étape 13 : le module attend un message du terminal.

30          étapes de test 14 et 15 : le module a reçu un message et cherche à reconnaître ce message. Si le message reçu est une demande d'identification AFI, le module bascule dans un état WFS décrit ci-après. Si le message reçu est une sélection directe DIRSELECT-ID qui le désigne, le module bascule dans l'état SEL. Sinon, le 35 message est un message UNKMESS inconnu ou qui n'est pas

prévu à cette étape de fonctionnement, et le module se désélectionne en revenant à l'état IDL.

5 **Etat WFS** (attente de sélection) : le module bascule dans cet état lorsqu'il reçoit le message AFI alors qu'il est à l'étape 13 de l'état ACT. Le module réalise les étapes suivantes, représentées sur la figure 8 :

10 étape 20 : le module envoie un message d'identification ID. Comme on l'a déjà indiqué, le message ID comprend des données propres au module, comme son numéro de série.

étape 21 : le module attend un message.

15 étape de test 22 et 23 : le module a reçu un message et cherche à le reconnaître. Si le message reçu est un message de sélection SELECT-ID le désignant, le module bascule dans l'état SEL décrit ci-après. Si le message est une interrogation complémentaire ACTIV (le terminal a perçu une collision) le module revient à l'état ACT pour élaborer une nouvelle position de réponse P. Enfin, si le message n'est pas identifiable ou 20 n'est pas prévu à ce stade du fonctionnement (message UNKMESS), le module se désélectionne en revenant à l'état IDL.

25 **Etat SEL** (sélectionné) : lorsque le module est dans l'état sélectionné, on peut considérer que la communication est établie avec le terminal, les autres modules restant silencieux. Le terminal envoie au module une première commande fonctionnelle COM qui fait basculer le module dans un état d'exécution EXEC.

30 **Etat EXEC** (exécution) : cet état est en lui-même classique. Le module exécute des commandes fonctionnelles COM pour lesquelles il a été conçu, qui peuvent être de tout type (transaction, authentification, péage, etc.)

35 **Etat HALT** (blocage) : à tout instant à compter du moment où les états SEL ou EXEC sont atteints, le terminal peut bloquer le module en lui envoyant le

message HALT, par exemple lorsque la communication est terminée. L'état de blocage HALT est un état d'inhibition dans lequel le module ne répond plus à des interrogations générales ACTIVALL ou complémentaires ACTIV. Ainsi, le 5 module ne sera pas à nouveau mis en jeu lors de la sélection suivante d'un module, au bénéfice des modules n'ayant pas encore communiqué avec le terminal. Pour que le module revienne dans l'état IDL, il faut tout d'abord qu'il passe par l'état OFF c'est-à-dire qu'il soit 10 désactivé. En pratique, cela peut par exemple signifier que l'utilisateur d'une carte à puce sans contact qui a déjà réalisé une transaction doit, s'il veut réaliser une nouvelle transaction, éloigner sa carte du champ magnétique d'alimentation et la présenter à nouveau.

15 Il va de soi que le procédé de l'invention est susceptible de nombreuses variantes et modes de réalisation, notamment les variantes suivantes :

20 - le terminal pourrait forcer un module à quitter l'état HALT, par exemple en lui envoyant un message de sélection directe DIRSELECT-ID comme illustré en figure 6, ou, dans le cas d'une alimentation par champ magnétique, en supprimant un bref instant le champ d'alimentation,

25 - un module dans l'état ACT recevant un message ACTIV ou ACTIVALL pendant l'attente qui précède l'envoi de sa réponse R pourrait rester dans l'état ACT au lieu de revenir à l'état de veille IDL,

30 - un module dans l'état de veille IDL pourrait basculer dans l'état de sélection SEL sur réception d'un message de sélection directe DIRSELECT-ID le désignant,

- un message d'interrogation générale ACTIVALL ou complémentaire ACTIV pourrait renvoyer dans l'état ACT un module se trouvant dans l'état WFS, SEL ou EXEC.

35 Enfin, on peut parfaire l'opération de sélection en prévoyant qu'un module ayant reçu une confirmation de

sélection SELECT-ID envoie au terminal un message (par exemple un code de réponse R) lui signifiant qu'il est effectivement sélectionné.

## Aspects pratiques et technologiques de la mise en œuvre de l'invention

## a - Détermination par les modules de la position de réponse

Pour déterminer une position de réponse, un module doit tout d'abord élaborer un nombre aléatoire ALINT, la position de réponse P étant égale au nombre aléatoire ALINT multiplié par une base de temps commune à tous les modules. En pratique, le déclenchement du message de réponse R ou de réponse/identification ID peut être obtenu par une temporisation ou tout simplement au moyen d'un circuit décompteur chargé à la valeur ALINT et commandé par un signal d'horloge H commun à tous les modules (voir toutefois plus loin le paragraphe "synchronisation des modules").

Pour générer le nombre ALINT, les modules doivent en principe être équipés d'un générateur aléatoire ou pseudo-aléatoire. Toutefois, la présente invention prévoit une solution avantageuse applicable aux modules équipés d'une fonction d'authentification permettant de lutter contre la fraude.

25 Rappelons ici qu'une fonction d'authentification, ou fonction cryptographique, permet de transformer un mot binaire ou code d'entrée CE en un autre mot binaire ou code d'authentification CA de la forme :

30 (2) CA = F<sub>Ks</sub> (CE)

F<sub>Ks</sub> représentant la fonction d'authentification et K<sub>s</sub> la clé secrète de cette fonction. De façon classique, une procédure d'authentification consiste dans l'envoi par le terminal d'un code d'entrée CE. Sur réception du code CE,

le module élabore le code d'authentification CA et l'envoie au terminal. Le terminal, qui dispose de la fonction  $F_{Ks}$ , vérifie l'exactitude du code CA avant d'exécuter toute opération demandée par le module. Une 5 telle procédure d'authentification, quand elle est prévue, se déroule au stade de l'état EXEC, c'est-à-dire lorsque le module est sélectionné.

Ici, une idée de l'invention est d'utiliser la fonction d'authentification des modules pour générer le 10 nombre aléatoire ALINT. L'avantage est qu'il n'est plus nécessaire de prévoir, dans chaque module, un générateur de nombre aléatoire. Plus particulièrement, selon 15 l'invention, le terminal incorpore dans le message d'activation générale ACTIVALL ou particulière ACTIV un code aléatoire ALEXT qu'il a lui-même élaboré. Chaque module transforme le code aléatoire ALEXT en un autre code aléatoire ALINT au moyen de la fonction d'authentification dont il est équipé :

20 
$$\text{ALINT} = F_{Ks}(\text{ALEXT})$$

Le code aléatoire ALINT ou une fraction de ce code est utilisée pour déterminer la position de réponse. Bien entendu, cette solution suppose que chaque module possède 25 une clé secrète  $Ks$  particulière, ce qui est généralement le cas en pratique, sans quoi toutes les positions de réponse calculées à partir du code ALEXT seraient les mêmes.

30 **b - Synchronisation des modules sur l'échelle de réponse**

Dans certaines réalisations, les modules sont environnés par un champ magnétique alternatif dont la fréquence d'oscillation donne le signal d'horloge, et se trouvent ainsi naturellement synchronisés. Dans d'autres 35 réalisations, les modules possèdent chacun un oscillateur

qui génère le signal d'horloge et ne peuvent être parfaitement synchronisés en raison des tolérances de fonctionnement propres à chaque oscillateur. Toutefois, un avantage inhérent au procédé de l'invention est de pouvoir être appliqué à des modules passablement synchronisés. En effet, en pratique, la fréquence d'horloge est généralement plus élevée que la fréquence d'émission des bits constituant les messages, un bit pouvant représenter quelques dizaines ou quelques centaines de coups d'horloge, de sorte qu'un certain décalage d'horloge entre les modules peut être toléré. D'autre part, chaque échelle de réponse RSP, RSP',... court à compter de la fin du dernier message ACTIVALL ou ACTIV reçu, de sorte que les modules sont automatiquement recalés à chaque nouvelle échelle de réponse. Ainsi, avec l'invention, des dérives d'horloge ne peuvent conduire à des défauts de synchronisation importants. En pratique, il suffira que les oscillateurs des modules soient calés sensiblement sur la même fréquence, même si les tolérances de fonctionnement des oscillateurs entraînent des décalages d'horloge de l'ordre de quelques pulsations.

**c - Utilité de l'échelle de réponse**

L'échelle de réponse offre l'avantage de simplifier la mise en oeuvre du procédé de l'invention en évitant des cas de collisions qui seraient assez complexes à traiter. Toutefois, il apparaîtra clairement à l'homme de l'art que le procédé de sélection selon l'invention pourrait être mis en oeuvre sans une telle échelle de réponse, les divers modules pouvant alors émettre les réponses R de façon purement aléatoire et être entièrement désynchronisés.

**d - Technologie des modules**

Comme cela apparaîtra clairement à l'homme de l'art, la présente invention peut être mise en oeuvre

aussi bien au moyen de circuits à microprocesseur qu'au moyen de circuits à logique câblée. En effet, la gestion des états logiques des modules et des transitions entre ces états peut être assurée aussi bien par un logiciel que par un séquenceur câblé. Dans le premier cas, les divers états logiques sont matérialisés par des sous-programmes et dans le deuxième cas par des bits d'état (ou flags) disposés dans un registre particulier et conditionnant le fonctionnement du séquenceur câblé.

10       **e - Détection des collisions par le terminal**

Il ressort de ce qui précède que le terminal doit pouvoir détecter des collisions de messages émis par les modules, en particulier des collisions entre messages d'identification ID. Toutefois, à la différence du procédé de l'art antérieur, il n'est pas nécessaire que la détection de collisions soit réalisée bit par bit. Une détection globale des collisions est suffisante, par exemple au moyen d'une méthode classique de signature des messages ou encore par une détection des anomalies apparaissant dans les tensions électriques représentant les niveaux logiques des bits constituant les messages reçus par le terminal.

15       **f - Domaines d'application**

La présente invention a été conçue et mise au point en tant qu'alternative à la méthode de tri de l'art antérieur décrite au préambule. Elle concerne en premier lieu le domaine des étiquettes électroniques sans contact, des cartes à puce dans contact, etc. Toutefois, la méthode de sélection de l'invention est susceptible de s'appliquer à tout système mettant en jeu une liaison multipoint entre un terminal et des modules périphériques, que cette liaison soit filaire ou sans contact, par exemple du type infrarouge, hyperfréquence, inductive, radio, etc.

REVENDICATIONS

1. Procédé pour sélectionner un module électronique (M) parmi une pluralité d'au moins deux modules (M<sub>1</sub>, M<sub>2</sub>, M<sub>3</sub>) susceptibles d'émettre des messages simultanément, caractérisé en ce qu'il comprend les étapes consistant à :
  - envoyer un message d'interrogation générale (ACTIVALL) auxdits modules, les modules étant agencés pour, sur réception d'un message d'interrogation (ACVTIVALL, ACTIV), déterminer un intervalle de temps aléatoire (P) puis envoyer un message de réponse (ID, R) quand ledit intervalle de temps (P) est écoulée,
  - sélectionner (AFI, SELECT-ID) le module ayant répondu le premier,
  - placer dans un état de veille (IDL) les modules n'ayant pas répondu les premiers.
2. Procédé selon la revendication 1 dans lequel, quand plusieurs modules ont répondu simultanément à un message d'interrogation (ACTIVALL, ACTIV), il est prévu les étapes consistant à :
  - envoyer un message d'interrogation complémentaire (ACTIV) aux modules ayant répondu les premiers,
  - sélectionner (AFI, SELECT-ID) le module ayant répondu le premier au message d'interrogation complémentaire,
  - placer dans l'état de veille (IDL) les modules n'ayant pas répondu les premiers.
3. Procédé selon l'une des revendications précédentes, dans lequel un module se place automatiquement dans un état de veille (IDL) quand il reçoit un message (MESS) avant que ledit intervalle de temps (P) précédent l'envoi d'une réponse (ID, R) ne soit écoulé.

4. Procédé selon la revendication 3, dans lequel un module se place également dans un état de veille quand il reçoit un message non identifiable ou non prévu (UNKMESS) après avoir répondu à un message d'interrogation  
5 (ACTIVALL, ACTIV).

5. Procédé selon l'une des revendications précédentes, dans lequel l'état de veille est caractérisé au moins par le fait qu'un module ne répond pas à un message d'interrogation complémentaire (ACTIV).

10 6. Procédé selon l'une des revendications 1 à 5, dans lequel les modules sont agencés pour envoyer, en réponse à un message d'interrogation (ACTIV, ACTIVALL), un message d'identification (ID) comportant des données d'identification (NS).

15 7. Procédé selon l'une des revendications 1 à 5, dans lequel :

- les modules sont agencés pour envoyer, en réponse à un message d'interrogation (ACTIV, ACTIVALL), un message de réponse (R) comprenant un faible nombre de bits,
- 20 - une demande d'identification (AFI) est envoyée aux modules immédiatement après la réception d'au moins un message de réponse (R),
- les modules sont agencés pour envoyer, en réponse à ladite demande d'identification (AFI), un message  
25 d'identification (ID) comportant des données d'identification (NS).

8. Procédé selon l'une des revendications 6 et 7, dans lequel un message d'interrogation complémentaire (ACTIV) est envoyé quand il est reçu de la pluralité de  
30 modules plusieurs messages d'identification (ID).

9. Procédé selon l'une des revendications précédentes, comprenant une étape d'envoi au module sélectionné d'un message de confirmation de sélection (SELECT-ID) comportant des données d'identification (NS)  
35 du module.

10. Procédé selon l'une des revendications précédentes, dans lequel les modules sont agencés pour émettre ledit message de réponse (ID, R) sur une échelle temporelle de réponse (RSP) comprenant une pluralité (Np) de positions de réponse (P<sub>0</sub>, P<sub>1</sub>, P<sub>2</sub>...).

11. Procédé selon la revendication 10, dans lequel la durée d'un message de réponse (ID, R) est au maximum égale à l'intervalle de temps séparant deux positions de réponse successives (P<sub>i</sub>, P<sub>i+1</sub>).

10 12. Procédé selon l'une des revendications 10 et 11, dans lequel ladite position de réponse (P) est élaborée par les modules à partir d'un code aléatoire (ALEXT) inclus dans le message d'interrogation (ACTIVALL, ACTIV).

15 13. Procédé selon la revendication 12, dans lequel la position de réponse (P) est élaborée par les modules au moyen d'une fonction d'authentification (F<sub>Ks</sub>).

14. Procédé pour établir une communication entre un terminal et un module électronique caractérisé en ce que, avant de communiquer avec le module, le terminal sélectionne le module au moyen du procédé selon l'une des revendications précédentes.

15. Procédé selon la revendication 14, dans lequel un module sélectionné est placé dans un état de blocage (HALT) après une communication.

16. Module électronique, caractérisé en ce qu'il est agencé pour, sur réception d'un message d'interrogation (ACTIV, ACTIVALL) :

- déterminer un intervalle de temps aléatoire (P) puis envoyer un message de réponse quand ledit intervalle de temps (P) est écoulé,
- se placer dans un état de veille (IDL) quand un message (MESS) est reçu avant que ledit intervalle de temps (P) ne soit écoulé.

17. Module électronique selon la revendication 16, agencé pour se placer également dans ledit état de veille (IDL) quand un message non identifiable ou non prévu (UNKMESS) est reçu après avoir répondu à un message 5 d'interrogation (ACTIVALL, ACTIV).

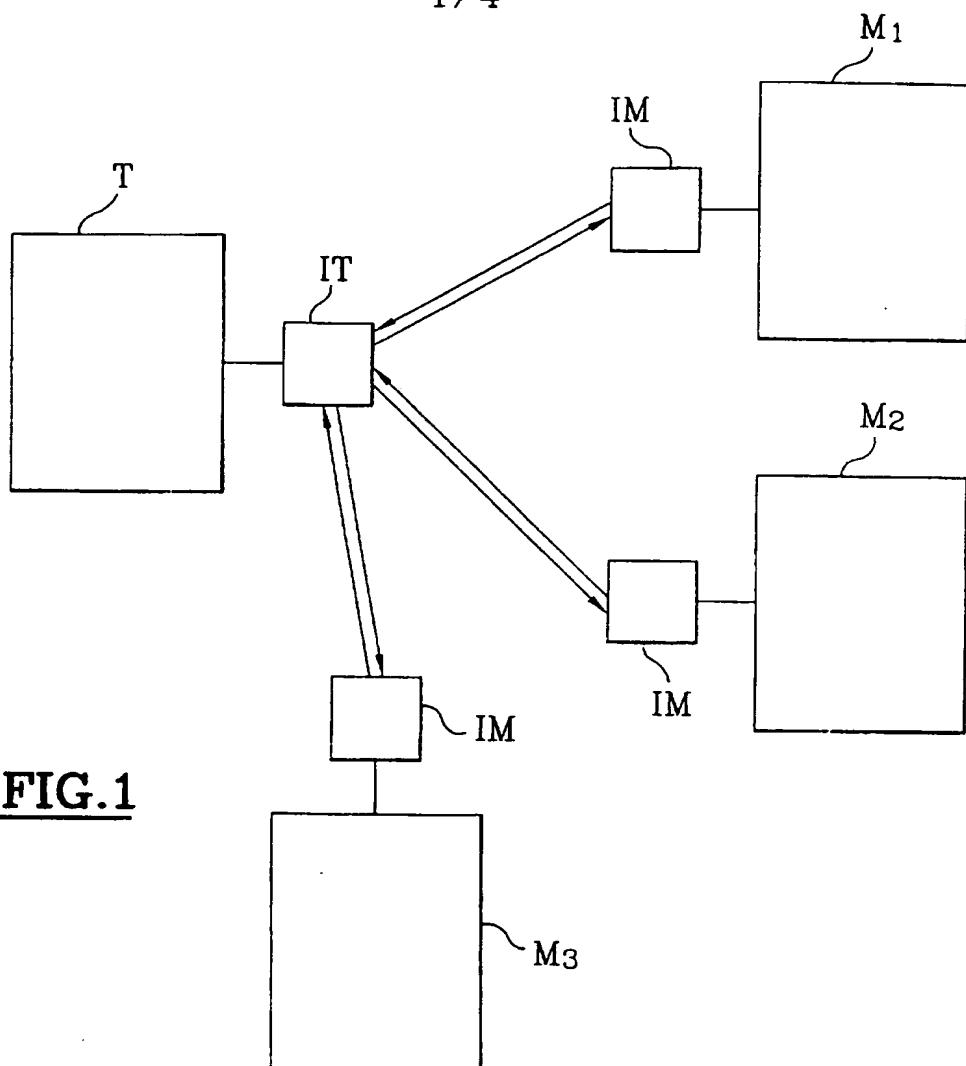
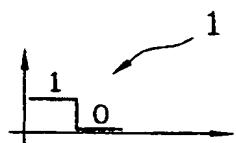
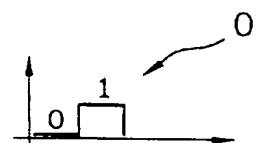
18. Terminal électronique, caractérisé en ce qu'il est agencé pour :

- envoyer un message d'interrogation générale (ACTIVALL, ACTIV) et attendre un message de réponse (ID, R),
- 10 - détecter une éventuelle collision sur un message (ID) reçu,
- si une collision est détectée, envoyer un message d'interrogation complémentaire (ACTIV) et attendre un nouveau message de réponse (ID, R),
- 15 - si une collision n'est pas détectée, envoyer un message de confirmation de sélection (SELECT-ID) comportant des données d'identification (NS) comprises dans un message d'identification (ID) reçu.

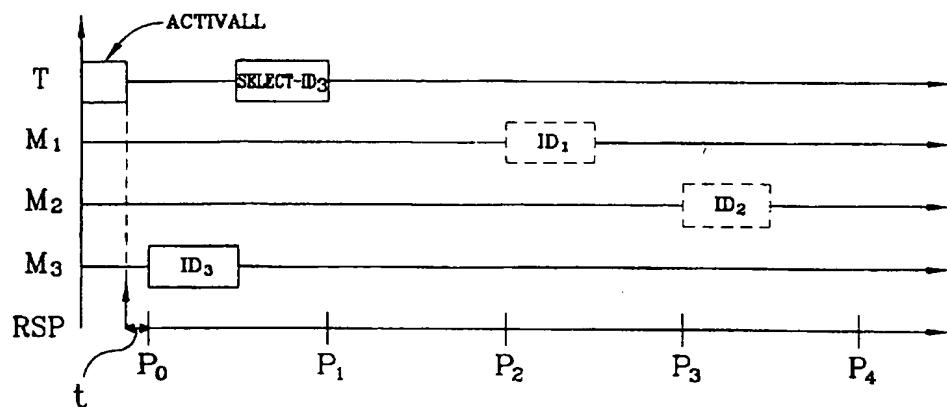
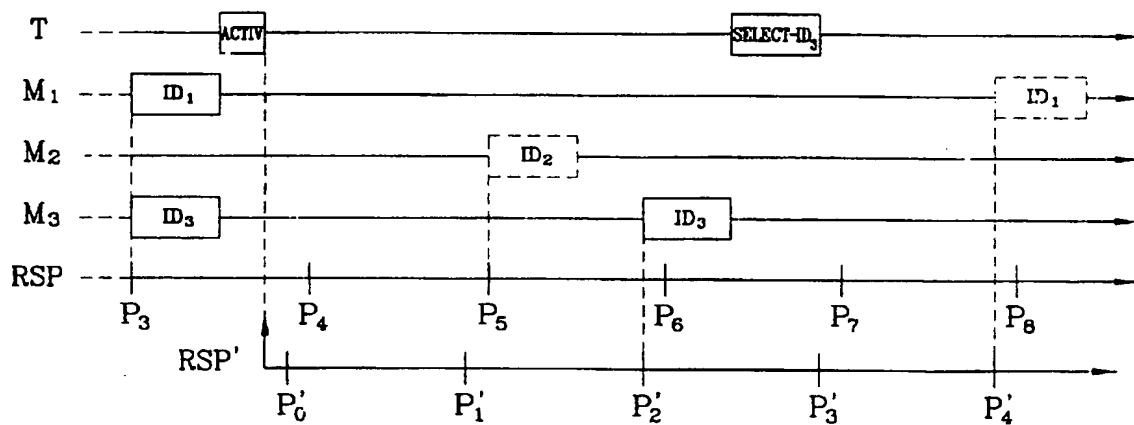
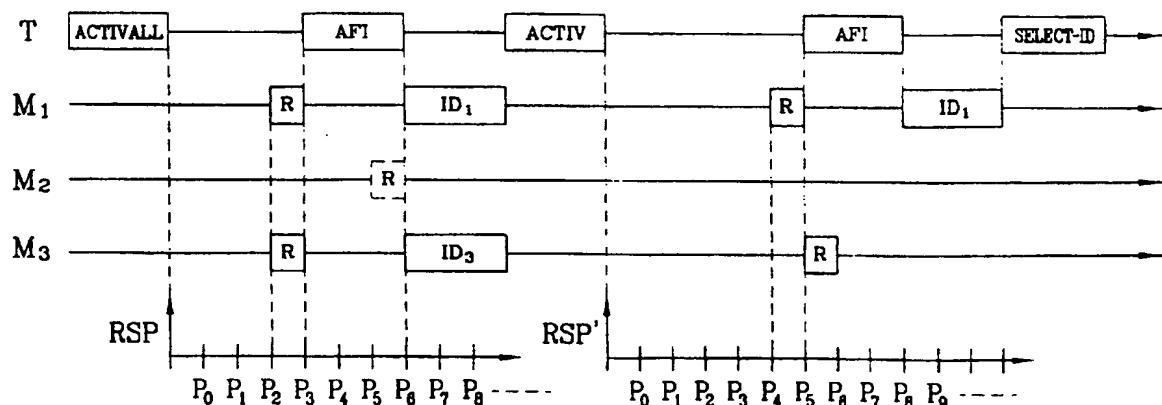
19. Terminal selon la revendication 18, agencé pour 20 envoyer une demande d'identification (AFI) sur réception d'un message de réponse (R).

20. Terminal selon l'une des revendications 18 et 19, agencé pour inclure un code aléatoire (ALEXT) dans un message d'interrogation (ACTIVALL, ACTIV).

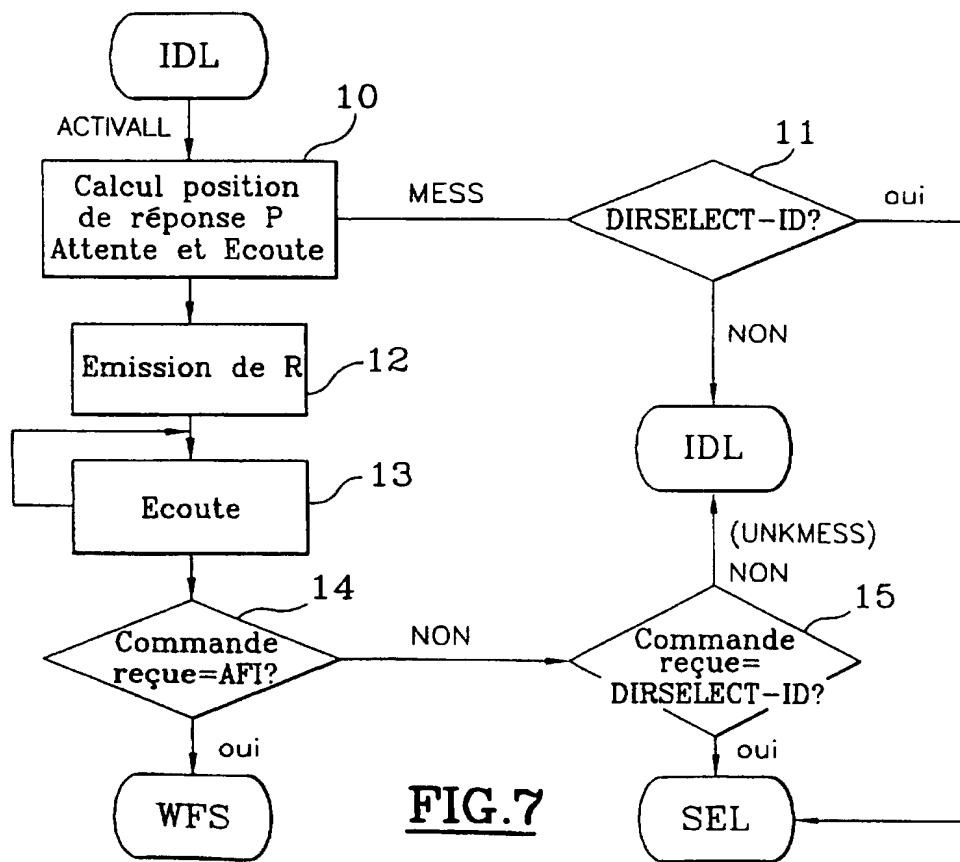
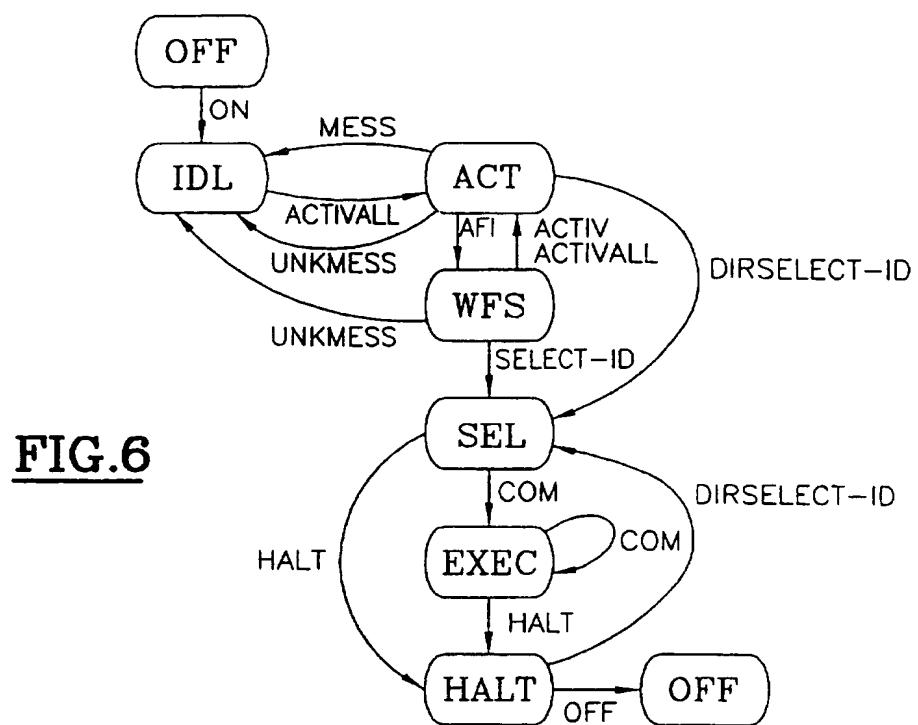
1 / 4

**FIG.1****FIG.2A****FIG.2B****FIG.2C**

2 / 4

FIG.3FIG.4FIG.5

3 / 4



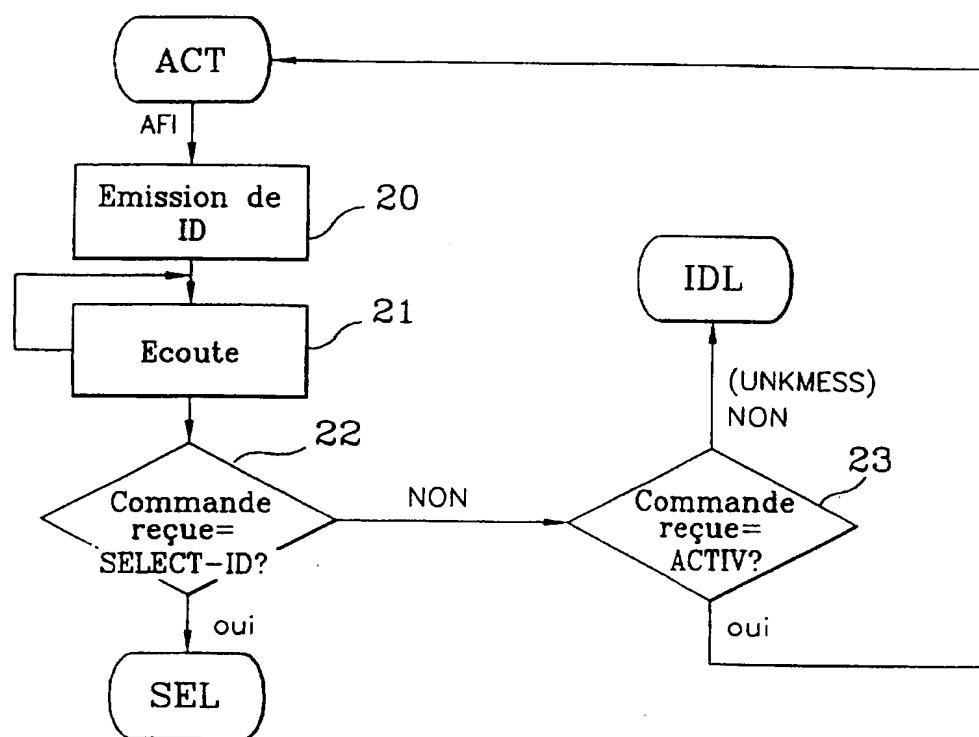


FIG.8

# INTERNATIONAL SEARCH REPORT

Intern. Application No  
PCT/FR 97/00802

**A. CLASSIFICATION OF SUBJECT MATTER**

IPC 6 G06F13/366

According to International Patent Classification (IPC) or to both national classification and IPC

**B. FIELDS SEARCHED**

Minimum documentation searched (classification system followed by classification symbols)  
IPC 6 G06F

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

**C. DOCUMENTS CONSIDERED TO BE RELEVANT**

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	PATENT ABSTRACTS OF JAPAN vol. 17, no. 235 (P-1533), 12 May 1993 & JP 04 360259 A (CASIO COMPUTER COMPANY LIMITED), 14 December 1992, see abstract	1
Y	---	2,3, 10-14
X	EP 0 095 337 A (SHARP KABUSHIKI KAISHA) 30 November 1983	18
Y	see page 3, line 17 - page 5, line 9 see claims 4-7; figures 1-4	3
Y	---	
	US 4 623 886 A (LIVINGSTON) 18 November 1986 see column 8, line 42 - column 9, line 31; claims 5,6	2
	---	
	-/-	

Further documents are listed in the continuation of box C.

Patent family members are listed in annex.

\* Special categories of cited documents :

- \*'A' document defining the general state of the art which is not considered to be of particular relevance
- \*'E' earlier document but published on or after the international filing date
- \*'L' document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- \*'O' document referring to an oral disclosure, use, exhibition or other means
- \*'P' document published prior to the international filing date but later than the priority date claimed

- \*'T' later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- \*'X' document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- \*'Y' document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- \*'&' document member of the same patent family

1

Date of the actual completion of the international search	Date of mailing of the international search report
5 September 1997	15.09.97
Name and mailing address of the ISA  European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+ 31-70) 340-2040, Tx. 31 651 epo nl. Fax (+ 31-70) 340-3016	Authorized officer  McDonagh, F

## INTERNATIONAL SEARCH REPORT

Intern. Application No	PCT/FR 97/00802
------------------------	-----------------

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	EP 0 200 365 A (TEXAS INSTRUMENTS INCORPORATED) 5 November 1986 see column 2, line 6 - column 4, line 41; claims 3-7 ---	10-14
Y	US 4 789 926 A (CLARKE) 6 December 1988 see column 1, line 30 - column 2, line 3; claims 1-3 ---	16
Y	JP 07 154 411 A (NEC CORPORATION) 16 June 1995 see abstract -----	16

**INTERNATIONAL SEARCH REPORT**

Information on patent family members

Intern: SI Application No

PCT/FR 97/00802

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 95337 A	30-11-83	JP 58201494 A CA 1213650 A DE 3377826 A US 4737783 A	24-11-83 04-11-86 29-09-88 12-04-88
US 4623886 A	18-11-86	NONE	
EP 200365 A	05-11-86	US 4680753 A DE 3689052 D DE 3689052 T JP 6024371 B JP 61257039 A	14-07-87 28-10-93 13-01-94 30-03-94 14-11-86
US 4789926 A	06-12-88	NONE	
JP 7154411 A	16-06-95	NONE	

# RAPPORT DE RECHERCHE INTERNATIONALE

Dema.	internationale No
PCT/FR 97/00802	

A. CLASSEMENT DE L'OBJET DE LA DEMANDE  
CIB 6 G06F13/366

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)

CIB 6 G06F

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si cela est réalisable, termes de recherche utilisés)

C. DOCUMENTS CONSIDERÉS COMME PERTINENTS

Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
X	PATENT ABSTRACTS OF JAPAN vol. 17, no. 235 (P-1533), 12 Mai 1993 & JP 04 360259 A (CASIO COMPUTER COMPANY LIMITED), 14 Décembre 1992, voir abrégé	1
Y	---	2,3, 10-14
X	EP 0 095 337 A (SHARP KABUSHIKI KAISHA) 30 Novembre 1983	18
Y	voir page 3, ligne 17 - page 5, ligne 9 voir revendications 4-7; figures 1-4	3
Y	---	
	US 4 623 886 A (LIVINGSTON) 18 Novembre 1986 voir colonne 8, ligne 42 - colonne 9, ligne 31; revendications 5,6	2
	---	
	-/-	

Voir la suite du cadre C pour la fin de la liste des documents

Les documents de familles de brevets sont indiqués en annexe

\* Catégories spéciales de documents cités:

- 'A' document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- 'E' document antérieur, mais publié à la date de dépôt international ou après cette date
- 'L' document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- 'O' document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- 'P' document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

- 'T' document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention
- 'X' document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément
- 'Y' document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier
- '&' document qui fait partie de la même famille de brevets

1

Date à laquelle la recherche internationale a été effectivement achevée  5 Septembre 1997	Date d'expédition du présent rapport de recherche internationale  15.09.97
Nom et adresse postale de l'administration chargée de la recherche internationale Office Européen des Brevets, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+ 31-70) 340-2040, Tx. 31 651 epo nl, Fax (+ 31-70) 340-3016	Fonctionnaire autorisé  McDonagh, F

**RAPPORT DE RECHERCHE INTERNATIONALE**

Dema	Internationale No
PCT/FR 97/00802	

C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS		
Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
Y	EP 0 200 365 A (TEXAS INSTRUMENTS INCORPORATED) 5 Novembre 1986 voir colonne 2, ligne 6 - colonne 4, ligne 41; revendications 3-7 ---	10-14
Y	US 4 789 926 A (CLARKE) 6 Décembre 1988 voir colonne 1, ligne 30 - colonne 2, ligne 3; revendications 1-3 ---	16
Y	JP 07 154 411 A (NEC CORPORATION) 16 Juin 1995 voir abrégé -----	16

# RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Doc: Internationale No  
PCT/FR 97/00802

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
EP 95337 A	30-11-83	JP 58201494 A CA 1213650 A DE 3377826 A US 4737783 A	24-11-83 04-11-86 29-09-88 12-04-88
US 4623886 A	18-11-86	AUCUN	
EP 200365 A	05-11-86	US 4680753 A DE 3689052 D DE 3689052 T JP 6024371 B JP 61257039 A	14-07-87 28-10-93 13-01-94 30-03-94 14-11-86
US 4789926 A	06-12-88	AUCUN	
JP 7154411 A	16-06-95	AUCUN	